

平成 30 年 10 月 19 日

委員各位

日本学術振興会  
結晶加工と評価技術第 145 委員会  
委員長 柿本 浩一

(独) 日本学術振興会「結晶加工と評価技術」第 145 委員会  
第 161 回研究会 開催通知

日 時： 2018 年 12 月 21 日 (金) 13:00～  
場 所： 明治大学 駿河台キャンパス グローバルフロント 1 階 多目的室  
[http://www.meiji.ac.jp/koho/campus\\_guide/suruga/access.html](http://www.meiji.ac.jp/koho/campus_guide/suruga/access.html)  
東京都千代田区神田駿河台 1-1 (TEL 03-3296-4545)  
JR 中央線・総武線、東京メトロ丸ノ内線／御茶ノ水駅 下車徒歩 3 分

テーマ： 「Si ULSI ロジック、SOC の材料・デバイス・プロセスの最前線」  
世話人： 小椋 (明大)、佐俣 (SUMCO)、泉妻 (GWJ)、酒井 (阪大)

プログラム：

- 13:00～13:05 開会の挨拶 柿本 浩一 (九州大)
- 13:05～13:15 はじめに
- 13:15～14:05 「総論：Si ULSI の現状と今後の動向」  
若林 整 (東工大)
- 14:05～14:45 「ナノスケール歪み SiGe FinFET 構造における局部歪み分布の定量化と  
局所レイ アウト効果の緩和」  
望月 省吾 (IBM)
- 14:45～15:25 「EUV リソグラフィ」  
石内 秀美 (EIDEC)
- 15:25～15:45 休憩
- 15:45～16:25 「エレクトロニクス応用のための GeSn 混晶薄膜の結晶成長とプロセス技術」  
中塚 理 (名古屋大)
- 16:25～17:05 「最先端 Logic/SOC 用ウェーハ」  
松川 和人 (SUMCO)
- 17:05～17:10 おわりに
- 17:30～20:00 意見交換会 (明治大学グローバルフロント 17 階グローバルラウンジ)

以上